



Escola Superior de Tecnologia
e Gestão de Viseu
A melhor Escola para os
melhores Alunos



Área do Utilizador



Início | Escola ▼ | Estudar ▼ | Ligação ao Exterior ▼ | Investigação ▼ | Internacional ▼ | Viver ESTGViseu ▼ | | | Pesquisar...

Agenda

« Março 2020 »

| D | S | T | Q | Q | S | S |
|----|----|----|----|----|----|----|
| 1 | 2 | 3 | 4 | 5 | 6 | 7 |
| 8 | 9 | 10 | 11 | 12 | 13 | 14 |
| 15 | 16 | 17 | 18 | 19 | 20 | 21 |
| 22 | 23 | 24 | 25 | 26 | 27 | 28 |
| 29 | 30 | 31 | | | | |

Portal Académico

Moodle@ESTGV

Avaliação e Qualidade

IPV

Provedor do Estudante

Publicitação Institucional

Publicitação de Atos
Plano de Gestão de Riscos
de Corrupção e Infrações
Conexas

Ficha Da Unidade Curricular

Informações Gerais

| Ano Letivo | 201920 | | | | | | | | | | | | | | | | |
|-------------------------------------|---|----|----|----|----|----|---|----|---|------|---|----|---|---|---|---|---|
| Unidade Curricular | Sistemas Digitais | | | | | | | | | | | | | | | | |
| Código | 66 | | | | | | | | | | | | | | | | |
| Departamento/área responsável | Computer Sciences Department | | | | | | | | | | | | | | | | |
| Área científica | Eletrónica e Automação | | | | | | | | | | | | | | | | |
| ECTS | 6 | | | | | | | | | | | | | | | | |
| Ano curricular | 1 | | | | | | | | | | | | | | | | |
| Semestre curricular | 1º Semestre | | | | | | | | | | | | | | | | |
| Regime de frequência | Obrigatório | | | | | | | | | | | | | | | | |
| Docentes | Francisco Ferreira Francisco Rui Pedro de Oliveira Alves | | | | | | | | | | | | | | | | |
| Frequência como disciplina isolada? | Sim | | | | | | | | | | | | | | | | |
| Horas de contacto | <table><thead><tr><th>T</th><th>TP</th><th>PL</th><th>TC</th><th>S</th><th>E</th><th>OT</th><th>O</th></tr></thead><tbody><tr><td>19,5</td><td>-</td><td>52</td><td>-</td><td>-</td><td>-</td><td>-</td><td>-</td></tr></tbody></table> <p>T - Teórico; TP - Teórico-Prático; PL - Prática e Laboratorial; TC - Trabalho de Campo; S - Seminário; E - Estágio; OT - Orientação Tutoria; O - Outras;</p> | T | TP | PL | TC | S | E | OT | O | 19,5 | - | 52 | - | - | - | - | - |
| T | TP | PL | TC | S | E | OT | O | | | | | | | | | | |
| 19,5 | - | 52 | - | - | - | - | - | | | | | | | | | | |
| Tempo total de trabalho (horas) | 159 | | | | | | | | | | | | | | | | |

▼ Objetivos / Competências

Promover os conhecimentos básicos no domínio da análise e síntese de circuitos combinacionais, circuitos sequenciais, dispositivos lógicos programáveis e projecto estruturado de sistemas digitais.

► Conteúdos programáticos resumidos

► Metodologias de ensino e critérios de avaliação

► Bibliografia resumida

Oferta Formativa

Licenciaturas
Mestrados
CTeSP
Pós-Graduações
Erasmus Students
Disciplinas Isoladas
Outras Formações

Candidaturas

Departamentos/Área

Serviços Académicos

Serviços Informática

Biblioteca

Redes Sociais
Facebook e Google+

ESTGV no Facebook

ESTGV no

Início | Escola | Estudar | Ligação ao Exterior | Investigação | Internacional | Viver ESTGViseu

C o n t a c t o s ▼

